(54) TELETEXT RECEIVER

(11) 1-120979 (A) (43) 12.5.1989 (19) JP

(21) Appl. No. 62-279595 (22) 4.11.1987

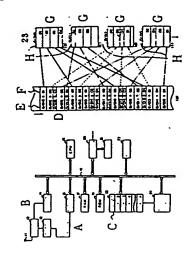
(71) TOSHIBA CORP (72) TAKAO GOMIKAWA

(51) Int. Cl⁴. H04N7/08

PURPOSE: To avoid a pattern whose data is missing from being displayed by providing a memory initializing means erasing a data stored in the page area on the way of writing a page memory by an output of a channel switching detection means when a channel of a television broadcast signal is switched

during the write operation of the page memory.

CONSTITUTION: Suppose that a channel is switched at a switching time while a data of a page 03 in a program data of program number 0/010 of the 1st channel is received, at first a channel selection control circuit 14 switches the channel. A CPU 16 decodes the information to send an instruction to interrupt the write to the page memory 23 and also sends an instruction initializing the page area when the written data has an provided with a data less than one page data in each page area of each program memory. Thus, in case of the display processing, pages 01, 02 are displayed at first in the program of the program number 0/010. The page 03 is received and displayed during that time and the data is not displayed while the information is missing.



12: tuner. 13: 'video processing circuit. A: video signal, B: tuning voltage. 5: data buffer memory. C: program memory, 24: memory initializing circuit. 20: display control circuit. 21: display memory. 22: keyboard. D: sequence, 1.2.3.4: program memory. E: program No., F: page No., G: page. H: program

(54) VIDEO SIGNAL MULTIPLEX TRANSMISSION SYSTEM

(11) 1-120980 (A) (43) 12.5.1989 (19) JP

(21) Appl. No. 62-279931 (22) 5.11.1987

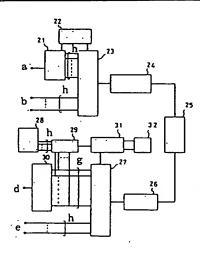
(71) MITSUBISHI ELECTRIC CORP (72) HIROSHI ICHIBAGASE

(51) Int. Cl⁴. H04N7/133

PURPOSE: To cope flexibly with a change in channel number of an input television signal while improving the transmission efficiency by providing a threshold value corresponding to a horizontal synchronizing portion of a television signal to a digital parallel signal of a separated television signal so as to attain the stabilization of hunting and synchronization detection for establishing synchronization thereby detecting a true horizontal synchronizing

signal and establishing the frame synchronization of a transmission line.

CONSTITUTION: A horizontal synchronizing detection section 29 compares a digital television signal inputted to a D/A conversion section 30 with a threshold level L over one line period and when a television signal lower than threshold level L exists for a prescribed number or over, the horizontal synchronizing signal is detected, and when not, the horizontal synchronizing signal is not detected and a signal is outputted to a separation counter control section 31. The separation counter control section 31 uses a synchronizing protection circuit 32 based on an output signal of a horizontal synchronizing detection section 29 to apply the signal processing of synchronization protection protecting mis-synchronism of the horizontal synchronizing signal and erroneous out of synchronism due to an error in the transmission line, and in case of out of synchronism, a simplified separator section 27 shifts the phase of a counter applying serial/parallel conversion to replace the output channel of (N+M) bits so as to detect a correct head position.



21: A/D conversion section. 22: multiplex pulse sampling clock generation section. 23: simplex multiplex section. 24.26: transmission line interface. 25: transmission line. 28: horizontal period signal threshold level setting. e: television signal input, b: digital signal such as audio signal. d: television signal output, e: signal output such as audio data, h: M-bit.

(54) SOLID-STATE IMAGE PICKUP ELEMENT FOR COLOR AND COLOR CAMERA

(11) 1-120981 (A) (43) 12.5.1989 (19) JP

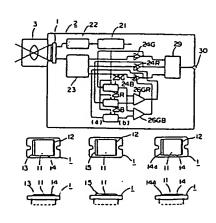
(21) Appl. No. 62-278675 (22) 4.11.1987

(71) MITSUBISHI ELECTRIC CORP (72) KAZUHIRO MIMURA

(51) Int. Cl4. H04N9/07, H01L27/14

PURPOSE: To attain white balance adjustment automatically in a camera by providing an opaque filter to generate a reference white level signal to a photo sensor array or a protection glass of a color solid-state image pickup element and using the solid-state image pickup element so as to form a color camera thereby obtaining the reference white level signal from said element.

CONSTITUTION: Green, red and blue color signals separated and amplified are inputted to the 1st-3rd gate circuits 25G~25B. Since the input signal includes also a reference white level signal generated from opaque filters 13, 14a, 15 of the color solid-state image pickup element 1 in addition to a video signal, a synchronizing signal and a reference black level signal, the 1st~3rd gate circuits 25G~25B output only the reference white level signal. Then the reference white level signal of the circuits 25G, 25R is given to the 1st comparator 26GR and red/green reference white level signals are compared. Similarly, green/blue reference white signals are compared in the 2nd comparator 26GB and the gain of the 2nd and 3rd amplifiers 24R, 24B is controlled by the output signal of the comparators 26GR, 26GB to adjust the white balance.



⑩日本国特許庁(JP)

⑩特許出願公開

四公開特許公報(A)

平1-120980

@Int Ci 4 H 04 N 7/133

識別記号

厅内整理番号 Z-6957-5C

母公開 平成1年(1989)5月12日

審査請求 未請求 発明の数 1 (全7頁)

❷発明の名称 映像信号多重伝送方式

> ②特 頤 昭62-279931

> > 広

御出 頤 昭62(1987)11月5日

⑫発 明 者 一 番 ケ 瀬

神奈川県鎌倉市大船5丁目1番1号 三菱電機株式会社通

信システム技術開発センター内

⑪出 頭 三菱電機株式会社

東京都千代田区丸の内2丁目2番3号

の代 理 弁理士 大岩 增雄 外2名

1. 発明の名称

映像信号多重伝送方式:

2. 特許請求の範囲

(1) テレビジョン信号をデジタル信号に変換す るA/D変換部と、版A/D変換部において生成 した信号をサンプリングクロックに同期させ多重 化させるサンプリングクロック及び多重化パルス を発生する多重化パルス・サンプリングクロック 発生部と、該多重化パルス・サンプリングクロッ ク 発生師の指令に基づいて上記 A / D 変換部及び その他からの並列デジタル信号を直列デジタル信 号に変換する並列/直列変換部と、該並列/直列 変換郎からのデジタル信号をインタフェース、 伝 送路及びインタフェースを介して受信し、上記並 列/直列変換即の変換周序で並列デジタル信号に 変換する直列/並列変換師と、 該直列/並列変換 . 邸からの並列デジタル信号のそれぞれに上記テレ ビジョン信号の水平同期四分に対応したスレッ シュホールドを設定するスレッシュホールド設定

郎と、鼓スレッシュホールド設定郎からのスレッ シュホールドと上記並列デジタル信号からの水平 同期信号とを比較して水平同期信号を検出する水 平同期校出郎と、該水平同期校出郎からの検出信 号に茲づいて多重分位する位相を計設して制御す る分離カウンタ制御郎と、該分雄カウンタ制御部 からの信号を受信して並列デジタル信号の同期を 保護する同期保護回路と、同期した並列デジタル 信号からテレビジョン信号に変換するD/A変換 郎とを備えたことを特徴とする映像信号多重伝送 方式.

- (2) テレビジョン信号が少なくとも1チャネル 以上から成ることを特徴とする特許請求の範囲第 1 項記載の映像信号多重伝送方式。
- (3) 複数チャネルのテレビション信号で、 2 チャネル以降のテレビジョン信号を第1チャネル 信号における並列~直列変換と順序を異にしたこ とを特徴とする特許請求の範囲第2項記載の映像 信号多显伝送方式。
 - (4) スレッシュホールドレベルが水平同期パル

持周平1-120980 (2)

スレベルを 7 も高く 数定されていることを特徴と する特許研求の範囲第1項ないし第3項のいずれ かに記載の映像信号多重伝送方式。

3. 発明の詳細な説明

(産業上の利用分野)

本発明は映像倡号多重伝送方式に関し、特にテレビジョン倡号をデジタル符号化して伝送する場。 合における同期確立に関する。

(従来の技術)

従来のこの種の方式を「テレビション学会社」(vol.19.No.9.1985.P.822.P.825)に記載は論文「デジタル信号の伝送」を参照して文に記載記述の伝送」を参照して文には明載にないて、(1) は何夕ので、第4回において、(1) は何夕の変換ではないで、第4回において、(1) は何夕の変換ではないで、第4回において、(2) は A / D 変換のサンプリングパルス及び多重化ののサンプリングパルス及び多重化ののサンプリングパルス及び多重化ののサンプリングパルスないのサンプリングパルスないのようにより、各種並列信号を直列信号に変換には多には多点には、(1) は多重化の(1) の出力を伝送

また第5図はフレーム同期回路の一例で、図において、(16)は伝送路より再生されたPCN信用のどっト位相の同期をとるためのおイミング送のとの概能をもつピット同期回路、(17)ははしてが多ーンを生きなーンを生まれているとのではないとのではないとなった。(18)はフレームが一トとの和をとるアンドゲートに、(18)はフレームバターンの和をとるアンドゲートに

(20)はアンドゲート (18)、(19) の出力の一致、不一致を検出する一致回路である。

次に動作について説明すると、A/D欠換部 (1) によってアナログ信号をデジタル信号に変換 すると、デジタル信号は同期郎(2) に発生した多 置化パルス及びフレーム同期信号によって他チャ ネルの信号とともに多重化部(3)において時分割 多重した後符号変換部(4)に出力する。符号変換 郎(1)は多珥化された倡号を伝送するに適した符 号に変換して伝送パルス列として出力する。この とき必要な符号誤り堅を確保するため、誤り訂正 邸(5)によって誤り訂正符号を用いる場合もあ る。符号変換部(4)によって生成された伝送パル ス列は、バルス整形部 (6) 、変調部 (7) によっ て、有様伝送のようなベースパンド伝送ではその ままの形で伝送され、無線伝送では他に干渉を与 えないようスペクトル制限のための彼形整形を 行った後、散送波を変割して送出される。次に伝 送路(8)を通ったのち受信側では、等化部(9)に より伝送路特性の尊化を行って波形整形をした

後、 がには (10) には (10) により (11) により (11) により (11) により (11) により (11) になる (11) には (11) に

然して、分離部(14)では分離する頃番を認識のの、ののでは、ファームの同じになった。 ファーム ののでは、 のっとののののでは、 のっとののでは、 のっとのでは、 のっとのでは、 のっとのでは、 のっとのでは、 のっとのでは、 のっとのでは、 のっとのでは、 のっとのでは、 のっとのとのによりに なっとり とのとのといる。 なんにん のいるのとのによりに なっとり といる のいまり 後

持周平1-120980(3)

定を行い、不一致の場合に、フレームパターン発生器 (17)内にあるフレームカウンタをリセットまたは 1 ピットシフトすることにより同期位置を検出し、フレーム同期を確立するものである。

(発明が解決しようとする問題点)

本発明は上記のような問題点を解消するためになされたもので、伝送効率を上げるとともに、入力テレビジョン信号のチャネル数の変更に柔軟な対応ができる回路構成を実現することができ、また伝送路信号の送受問の同期確立を伝送路クロッ

クに比べて低いピットレートで動作する回路により実現することのできる映像信号多重伝送方式を 相ることを目的としている。

【問題点を解決するための手段】

未発明に係る映像信号多重伝送方式は、送信側 にはA/D変換部においてテレビジョン信号をデ ジタル信号に変換する際に、サンプリングクロッ ク及び多皿化パルスを発生する多皿化パルス・サ ンプリングクロック発生部と、該多頭化パルス。 サンプリングクロック発生部と相俟ってA/D変 換節からの信号を並列から直列に変換して多重化 する並列/直列変換部(以下「P/S変換部」 と称す)とを備え、受信側には、伝送路を介し て多重化直列信号を並列デジタル信号に変換する S/P変換節と、並列化した信号のそれぞれに水 平同期信号スレッシュホールドを設定するスレッ シュホールド設定部と、袋スレッシュホールド設 定邸と水平同期信号を比較して水平同期信号を検 出する水平同期検出部と、 該水平同期検出部から の検出信号に基づいて多重分離した各位相を計数

して制御する分離カウンタ制御邸と、 該分離カウンタ制御邸と信号を授受することによっ て並列 デジタル信号の同期を保護する保護回路と を備えて 構成されたものである。

(作用)

以下第1図ないし第3図に示す実施例に基づいて本発明を説明する。第1図は本実施例方式の回路構成を示す図で、同図において、(21)は例えば

コンポジットテレビ信号1チャネルをNピット並 列信号にA/D変換するA/D変換部、 (22) は A / D 変換部 (21)で用いるサンブリングクロック 及び並列信号を直列信号に変換するための多重化 パルスを発生する多重化パルス・サンブリングゥ ロック発生部、 (23) は A / D 変換 邸 (23) の出力 N ピットと音声データ等他のデジタル信号Mピット とを合わせた(·N + M)ビットを並直列変換する 単純多重化部、(2.4)は伝送路インターフェース、 (25)は伝送路、 (26)は伝送路インタフェース、 (27) は時分割多重した直列信号 (N+M) ピット を並列信号に変換する単純分離印、 (28) は水平同 関信号に合わせてスレッシュホールドを付与する スレッシュホールド設定部、 (25) は D / A 変換 邸 (30)に入力されるデジタルのテレビジョン信 号と、 水平同期信号スレッシュホールド設定部 (28)から出力されるNピットを比較し水平同期 を検出する水平同期検出邸、 (31) は水平同期を校 出しない場合に単純分離部の直並列変換の並列 (N + M) ビットの出力チャネルを変更する分**雄**

特開平1-120980(4)

カウンタ制御郎、(12)は疑似水平同期信号に対して誤同期を起こさないため、あるいは伝送路誤りやテレビジェン信号の垂直ブランキング区間における水平同期末検出による同期はずれを起こさないための同期保証回路である。

(23)で直列信号に変換した信号列は、伝送路インタフェース郎 (24)において伝送路に適した符号に変換された後、伝送路 (25)を介して受信例に送られる。

受信例では、伝送路インタフェース邸(26)に より元の単純多重化師 (23)の出力と同じ直列信 号が再生され、単純分蘖部(21)により通当な位 躍を(N+M)ビットの先頭位置とみなして (N+M) ビットに並列分解するのであるが、 この分解は必ずしも送信側で並直列変換する前の (N+M)ビットの先頭位置に一致するものでは ない。そこで本実施例では先頭位置を一致させる ために、以下に示すようにしてテレビジョン信号 の水平同期信号を検出する。テレビジョン信号の 1ラインは、例えば第2図のように簡略化して示 すことができる。 同図において(A) が水平同期信 号を示す。また垂直帰線区間における筋略化した テレビジョン信号は第3回のように表すことがで き、同図において (B).(D) は年化パルス、 (C) は 垂直同期信号、 (E).(F) は水平同期信号を示し

ている。然して水平同期信号の検出を行うために は、水平同期信号スレッシュホールド設定部 (28) * により、第2図、第3図における水平同期信号 (A) 、または(E) よりも少し大きな値しをデジタ ル信号に変換した値として予め設定しておく。 NTSCテレビジョン信号では1ライン中(水平 同期周波数間隔) に上記スレッシュホールドレベ ルしよりも下になるデジタルピデオ信号値が水平 同期区間、等化パルス区間、または垂直同期区間 において連続して続き、水平同期信号の検出手段 は、これを利用して水平同期検出部(29)は、19 イン期間以上に亘り、 D / A 変換配 (30) に入力す るデジタルテレビ信号とスレッシュホールドLと で比較を行い、一定個数以上スレッシュホールド L以下のテレビジョン信号があると水平同期信号 を検出し、そうでない時は水平同期倡号を未検出 として分離カウンタ制御部 (31)に信号を出力す る。分盤カウンタ制御部(31)では、この水平同期 検出部(23)の出力信号に基づいて同期保護回路 (32)により、水平同期信号の誤同期、伝送路誤り

による選を行うには、タ出同様には、タ出同様には、タ出同様には、タ出同様を行うになる。のでは、タ出同様を行うには、タ出同位立ののと同様をは、タ出同では、カットのとことが、のとことが、のには、カットのと、カットのと、カットのと、カットのと、カットのと、カットのと、カットのは、カットのは、カットのは、カットのは、カットのは、カットのは、カットのと、カットのと、カットのと、カットのと、カットのと、カットのは、カットのは、カットのは、カットのは、カットのは、カットのは、カットのは、カットのは、カットのは、カットのは、カットのは、カットのと、カットのは、

上記英版例では、A/D変換部(21)の並列出力を単純多重化部(23)の入力としているが、たとえば予測符号化を用いた帯域圧縮などのデジタル信号処理回路をA/D変換部(21)と単純多重化部の間に挿入してもよく、この場合、受信側では、単純分類部のすぐあとに挿入すればよい。また上記

特間平1-120980 (5)

実施例ではテレビジョン信号が1チャネルの場合 について説明したが、テレビジョン信号が複数 チャネルになった場合には、2チャネル目以降の A / D 変換部の出力を音声、 テータ等のデジタル 信号とみなし、受信側において第 1 チャネル目の 水平同期検出をするために第 2 チャネル目以降の 水平同期信号を検出しないように第2チャネル目 以降のA/D交換部出力の並列ビット間で、多重 する阻毒を入れかえたり、適当な音声、データ ビットとの間でインターリーブしたり、また第2 チャネル以降のテレビジョン信号チャネル間にて インターリーブを行ったりして、第1チャネル目 のA/D変換部出力である並列Nピットの多重す る順番と第2チャネル目以降の A / D 変換部出力 のNピットを多重化する順番とを異なったものに すれば、本実筋例と同様の作用効果が憂し得られ

また上記実施例では、分超カウンタ制御部 (31) により水平同期信号を検出しない場合に、直列 -並列カウンタをシフトすることとしているが、こ

第1 図は本発明に係る映像信号多重伝送方式の一実施例を示すブロック図、第2 図は本実施例を 説明するためのテレビジョン信号の1 水平区間を 示す図、第3 図はテレビジョン信号の1 垂直区間 を示す図、第4 図は従来方式を示す第1 図相当 図、第5 図は従来の何期確立回路を示す図である。

図において

- (11) 世 A / D 変換節、
- (22) は多頭化パルス・サンブリングクロック発 生部、
- (23) は単純多重化部 (P/S 変換部)、
- (21),(26) は伝送路インタフェニス、
- (25) は伝送路、
- (27) は単純分離邸 (S/P変換部)、
- (18)はスレッシュホールド設定部、
- (29) は水平同期検出部、 (30) は D / A 変換部、
- (31) は分離カウンタ制仰部、
- (32)は保護回路である。
- なお、各図中、同一符号は同一又は相当郎分を

れに代えて並列信号に分離したあとでチャネル入替スイッチなどによって制御を行っても該実益例と同等の効果を奏する。

また上記実施例では、デジタル伝送系について 述べているが、テレビジョン信号を含めた信号に ついてデジタル化を行い、直列 — 並列変換、なら びに並列 — 直列変換をする信号処理系を含む装置 に対しては、上記実施例と同様の効果を奏するの はいうまでもない

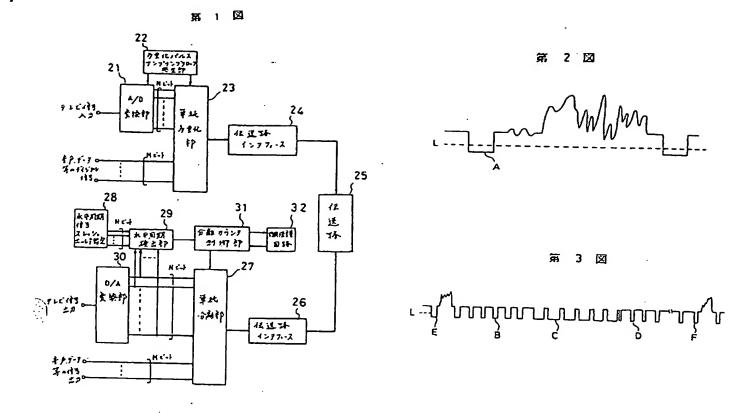
(発明の効果)

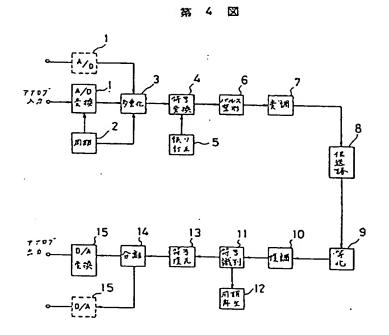
以上本発明によいで、ランピッション信号を発明によれば、テレビジョン信号を見て、多重化フレのテンを受け、またおいて、多重化フレのでは、多重化フレのでは、多重な対応はいる。とのでは、な対応ができるとといったののでは、対しても同様ななには、アントに対しても高速な伝送路ビットレートに対しても高速な伝送路ビットレートに対しても高速な伝送路ビットレートに対しても高速な伝送路ビットレートに対しても高速な伝送路ビットレートに対してもる。

4. 図面の簡単な説明

示す。

代理人 大岩 增 雄





特間平1-120980(7)

梳 捕 正 壹 (白発)

昭和 年 Ŗ 63 5 3 1

特許庁長官段

囫 特頓昭 6 2 - 2 7 9 9 3 1 号

1. 事件の表示

2. 発明の名称

映像信号多重伝送方式

3. 抑正をする者

事件との関係 特許出原人 住 所 東京都千代田区丸の内二丁目2番3号 (601)三菱電機株式会社 名 称 代表者 志 岐 守 哉

4. 代 理 人

住 所

東京都千代田区丸の内二丁目2番3号 三菱電機株式会社内

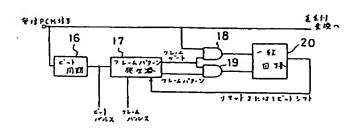
(7375) 弁理士 大 岩 増 椎 氏 名

(连格先03(213)3421特許部)

5. 補正の対象

明細胞の発明の詳細な説明の概。

5 🔯



6. 補正の内容

明細電第 I I 頁第 4 行の「水平同期末校出」とい う記載を「水平同周未検出」と摘形する。

上

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

□ BLACK BORDERS
□ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
□ FADED TEXT OR DRAWING
□ BLURRED OR ILLEGIBLE TEXT OR DRAWING
□ SKEWED/SLANTED IMAGES
□ COLOR OR BLACK AND WHITE PHOTOGRAPHS
□ GRAY SCALE DOCUMENTS
□ LINES OR MARKS ON ORIGINAL DOCUMENT

IMAGES ARE BEST AVAILABLE COPY.

OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.

☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY